English Abstract of OFTATION 3.



PATENT ABSTRACTS OF JAPAN

(11) Publication number: 2001156739 A

(43) Date of publication of application: 08.06.01

(51) Int. CI

H04J 11/00

(21) Application number: 11334092

(22) Date of filing: 25.11.99

(71) Applicant:

VICTOR CO OF JAPAN LTD

(72) Inventor:

MORI TAKAAKI

(54) MULTI-CARRIER TRANSMISSION SYSTEM AND MULTI-CARRIER TRANSMISSION RECEPTION SYSTEM

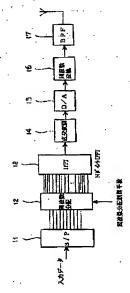
(57) Abstract:

PROBLEM TO BE SOLVED: To provide a method for transmitting information by using a plurality of orthogonal carriers in a multi-carrier transmission system.

SOLUTION: The multi-carrier transmission system is provided with a frequency distribution control means 12 that assigns a transmission data sequence to a plurality of frequencies in an orthogonal frequency division relation, an N point IFFT means 13 that transforms a signal assigned on an orthogonal frequency sequence into a signal on orthogonal time sequence, an orthogonal modulation means 14 that applies orthogonal modulation to a symbol signal sequence being an N point time sequence signal obtained by the IFFT means, a digital/analog converter means 15 that converts a time sequence digital signal outputted from the orthogonal modulation means into an analog signal, and a frequency conversion means 16 that converts the analog signal from the digital/analog converter means into a transmission

band frequency. In the system, the frequency distribution control means 12 keeps an intermittent constant interval of M points and changes the assignment frequency to the IFFT means so as to conduct frequency hopping.

COPYRIGHT: (C)2001,JPO



(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2001-156739 (P2001-156739A)

(43)公開日 平成13年6月8日(2001.6.8)

(51) Int.Cl.⁷

識別記号

FΙ

テーマコート*(参考)

H04J 11/00

H 0 4 J 11/00

Z 5K022

審査請求 未請求 請求項の数4 OL (全 10 頁)

(21)出願番号

(22)出願日

特願平11-334092

平成11年11月25日(1999.11.25)

(71)出願人 000004329

日本ピクター株式会社

神奈川県横浜市神奈川区守屋町3丁目12番

地

(72)発明者 森 高朗

神奈川県横浜市神奈川区守屋町3丁目12番

地 日本ピクター株式会社内

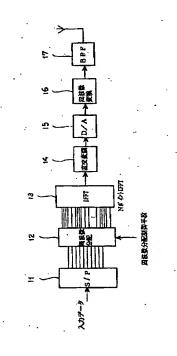
Fターム(参考) 5K022 DD01 DD23 DD33 EE04

(54) 【発明の名称】 マルチキャリア伝送送信システム及びマルチキャリア伝送受信システム

(57)【要約】

【課題】 本発明は、マルチキャリア伝送システムに係り、複数の直交するキャリアを用いて情報を伝送する方式に関する。

【解決手段】 送信データ系列を直交周波数分割関係にある複数の周波数に割り当てる周波数分配制御手段12と、直交周波数系列上に割り当てられた信号を直交する時系列の信号に変換するためのNポイントのIFFT手段13と、前記IFFT手段により得られるNポイントの時系列信号であるシンボル信号列を直交変調する直交変調手段14と、前記直交変調手段により出力されるディジタル信号の時系列信号をアナログに変換するD/A変換手段15と、前記D/A変換手段からのアナログ信号を伝送帯域周波数へ変換する周波数変換手段16とを備えるマルチキャリア伝送システムであって、前記周波数分配制御手段12は、Mポイントの間欠的な一定間隔を保持して、前記IFFT手段への割当て周波数を変化させて周波数ホッピングを行なう。



10

【特許請求の範囲】

【請求項1】送信データ系列を直交周波数分割関係にある複数の周波数に割り当てる周波数分配制御手段と、直交周波数系列上に割り当てられた信号を直交する時系列の信号に変換するためのNポイントのIFFT手段と、

前記IFFT手段より得られるNポイントの時系列信号のシンボル信号列を直交変調する直交変調手段と、

前記直交変調手段より出力されるディジタル信号の時系 列信号をアナログに変換するD/A変換手段と、

前記D/A変換手段からのアナログ信号を伝送帯域周波数へ変換する周波数変換手段とを備えるマルチキャリア 伝送送信システムであって、

前記周波数分配制御手段は、

前記Nポイントの周波数に対して、0+k、M+k、2 M+k、・・・、pM+k(ただし、Mは使用周波数の間隔、pはN/M未満の整数、kは0から(M-1)の値)のように一定間隔を保持しながら間欠的に周波数割当てを行なって、前記IFFT手段への割当て周波数を、前記kの値を変化させて、周波数ホッピングを行な 20 うことを特徴とするマルチキャリア伝送送信システム。 【請求項2】請求項1に記載されたマルチキャリア伝送送信システムからの信号を受信するマルチキャリア伝送

前記マルチキャリア伝送受信システムは、時系列の直交するマルチキャリア信号を伝送帯域から中間周波数にダウンコンバートする周波数変換手段と、前記周波数変換手段より得られるアナログ時系列信号をディジタルに変換するA/D変換手段と、前記A/D変換手段より得られるディジタルの時系列信号を直交復調する直交復調手 30段と、前記直交復調手段より出力されるNポイントのシンボル信号列をフーリエ変換するFFT手段と、前記FFT手段より得られるNポイントの周波数系列信号から、送信データが含まれている周波数を選択する周波数選択抽出手段を備え、

前記周波数選択抽出手段は、

前記FFT手段より得られるNポイントの周波数系列信号から、前記周波数ホッピングに同期して周波数を選択して送信データ系列を抽出するようにしたことを特徴とするマルチキャリア伝送受信システム。

【請求項3】受信機と複数の送信機間のマルチキャリア 伝送送信システムにおいて、

前記各送信機は、送信データ系列を直交周波数分割関係 にある複数の周波数に割り当てる周波数分配制御手段 と、直交周波数系列上に割り当てられた信号を直交する 時系列の信号に変換するためのNポイントのIFFT手 段と、前記IFFT手段により得られるNポイントの時 系列信号であるシンボル信号列を直交変調する直交変調 手段と、前記直交変調手段により出力されるディジタル 信号の時系列信号をアナログに変換するD/A変換手段 50

と、前記D/A変換手段からのアナログ信号を伝送帯域 周波数へ変換する周波数変換手段とを備え、

前記周波数分配制御手段は、

前記Nポイントの周波数に対して、0+k、M+k、2 M+k、・・・、pM+k(ただし、Mは使用周波数の間隔、pはN/M未満の整数、kは0から(M-1)の値)のように一定間隔を保持しながら間欠的に周波数割当てを行なって、前記IFFT手段への割当て周波数を、前記kの値を変化させて、周波数ホッピングを行なうものであり、且つ前記複数の送信機間で前記周波数ホッピングの周波数が一致しないようにしたことを特徴とするマルチキャリア伝送送信システム。

【請求項4】請求項3に記載されたマルチキャリア伝送 送信システムからの信号を受信するマルチキャリア伝送 受信システムにおいて、

前記マルチキャリア伝送受信システムは、時系列の直交するマルチキャリア信号を伝送帯域から中間周波数にダウンコンバートする周波数変換手段と、前記周波数変換手段より得られるアナログ時系列信号をディジタルに変換するA/D変換手段と、前記A/D変換手段より得られるディジタルの時系列信号を直交復調する直交復調手段と、前記直交復調手段より出力されるNポイントのシンボル信号列をフーリエ変換するFFT手段と、前記FFT手段より得られるNポイントの周波数系列信号から、前記複数の送信機からの送信データが含まれている周波数を選択する周波数選択抽出手段を備え

前記周波数選択抽出手段は、

前記FFT手段より得られるNボイントの周波数系列信号から、前記周波数ホッピングに同期して周波数を選択して前記複数の送信機から送られた送信データ系列それぞれを抽出するようにしたことを特徴とするマルチキャリア伝送受信システム。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、マルチキャリア伝送システムに係り、複数の直交するキャリアを用いて情報を伝送する伝送方式に関するものである。

[0002]

【従来の技術】図8は従来のOFDM伝送方式を用いたマルチキャリア伝送システムであり、複数の送信機と1以上の受信機で構成されるマルチキャリア伝送システムの一例である。OFDM方式は、直交する複数のキャリアを用いてデジタル情報を伝送する、周波数分割多重のデジタル変調方式であり、マルチバスに強く、他の伝送系に妨害を与えにくく、妨害を受けにくい、周波数利用効率が比較的高いなどの特徴を有しており、近年、移動体デジタル音声放送やデジタルテレビジョン放送に適した変調方式として実用化が進められている方式である。【0003】図8は、3つの送信機と1つの受信機による3チャネルのマルチキャリア伝送システムの一例を示

40

3

している。図3において、送信機では各チャンネルの信 号を、1FFT51、71、81に周波数割当てを行な い、逆フーリエ変換を行なう。逆フーリエ変換されて出 力された時系列の信号について直交変調を直交変調回路 52、72、82で行ない、OF DM信号を生成する。 そのOFDM信号を周波数変換回路54、74、84に よって周波数変換を行ない、所望の帯域へアップコンバ ートし伝送する。

【0004】とのとき、各チャンネルは所定の伝送帯域 91、92、93を有し、周波数変換回路54、74、 94によって行なわれる周波数変換の際の周波数はf 1、 f 2、 f 3となっており、いずれのチャンネルも重 なることなく伝送帯域に変換される。

【0005】受信機では、受信された信号を周波数変換 回路94、95、96によって、周波数f1、f2、f 3を用いてベースバンド信号にダウンコンバートを行な う。そして、スイッチ97によって所望するチャンネル を選択し、直交復調回路62により直交変換を行ない、 復調後の信号をFFT64へ時系列割当てを行なった 後、フーリエ変換を行ない、周波数系列の復号信号を得 20 る。

[0006]

【発明が解決しようとする課題】無線技術や無線機器の 発達に伴い、使用出来る周波数帯域も制限され、極度の 周波数不足を招くと同時に、無線機器が他の機器に与え る影響も問題となってきている。そのため、周波数の使 い回しが可能な、比較的ローカルなエリアでの伝送が可 能なシステム、つまり、他の機器へ与える干渉が小さく 出来るような微弱電波を用いた伝送システムは有効であ

【0007】しかし、従来例のような構成で微弱無線伝 送を想定した場合、伝送帯域内において、伝送するキャ リアをチャンネル毎にまとめて配置した場合、各チャン ネルについて所定帯域内の送信電力が集中しており、微 弱無線電波の規定を満足するためには送信電力を抑える 必要があり、所望する伝送距離を満たすことが出来なく

【0008】また、従来例では、チャンネル毎に所定の 帯域を割り当てているため、チャネルの伝送帯域中の特 定周波数へ妨害が生じた場合、ある特定チャンネルへダ メージが大きくなるという問題も起とる。

[0009]

【課題を解決するための手段】本発明の伝送システムは 以上の点に鑑みなされたもので、請求項1の発明は、送 信データ系列を直交周波数分割関係にある複数の周波数 に割り当てる周波数分配制御手段と、直交周波数系列上 に割り当てられた信号を直交する時系列の信号に変換す るためのNポイントのIFFT手段と、前記IFFT手 段より得られるNポイントの時系列信号のシンボル信号 列を直交変調する直交変調手段と、前記直交変調手段よ

り出力されるディジタル信号の時系列信号をアナログに 変換するD/A変換手段と、前記D/A変換手段からの アナログ信号を伝送帯域周波数へ変換する周波数変換手 段とを備えるマルチキャリア伝送送信システムであっ て、前記周波数分配制御手段は、前記Nポイントの周波 数に対して、0 + k 、M + k 、2 M + k 、・・・ 、 p M + k (ただし、Mは使用周波数の間隔、pはN/M未満の 整数、kは0から(M-1)の値)のように一定間隔を 保持しながら間欠的に周波数割当てを行なって、前記Ⅰ FFT手段への割当て周波数を、前記kの値を変化させ て、周波数ホッピングを行なうことを特徴とするマルチ キャリア伝送送信システムを提供し、請求項2の発明 は、請求項1に記載されたマルチキャリア伝送送信シス テムからの信号を受信するマルチキャリア伝送受信シス テムにおいて、前記マルチキャリア伝送受信システム は、時系列の直交するマルチキャリア信号を伝送帯域か ら中間周波数にダウンコンバートする周波数変換手段 と、前記周波数変換手段より得られるアナログ時系列信 号をディジタルに変換するA/D変換手段と、前記A/ D変換手段より得られるディジタルの時系列信号を直交 復調する直交復調手段と、前記直交復調手段より出力さ れるNポイントのシンボル信号列をフーリエ変換するF FT手段と、前記FFT手段より得られるNポイントの 周波数系列信号から、送信データが含まれている周波数 を選択する周波数選択抽出手段を備え、前記周波数選択 抽出手段は、前記FFT手段より得られるNポイントの 周波数系列信号から、前記周波数ホッピングに同期して 周波数を選択して送信データ系列を抽出するようにした ことを特徴とするマルチキャリア伝送受信システムを提 供し、請求項3の発明は、受信機と複数の送信機間のマ ルチキャリア伝送送信システムにおいて、前記各送信機 は、送信データ系列を直交周波数分割関係にある複数の 周波数に割り当てる周波数分配制御手段と、直交周波数 系列上に割り当てられた信号を直交する時系列の信号に 変換するためのNポイントのIFFT手段と、前記IF FT手段により得られるNポイントの時系列信号である シンボル信号列を直交変調する直交変調手段と、前記直 交変調手段により出力されるディジタル信号の時系列信 号をアナログに変換するD/A変換手段と、前記D/A 変換手段からのアナログ信号を伝送帯域周波数へ変換す る周波数変換手段とを備え、前記周波数分配制御手段 は、前記Nポイントの周波数に対して、0+k、M+ k、2M+k、…、pM+k(ただし、Mは使用周波 数の間隔、pはN/M未満の整数、kは0から(M-1)の値)のように一定間隔を保持しながら間欠的に周 波数割当てを行なって、前記IFFT手段への割当て周 波数を、前記kの値を変化させて、周波数ホッピングを 行なうものであり、且つ前記複数の送信機間で前記周波 数ホッピングの周波数が一致しないようにしたことを特 50 徴とするマルチキャリア伝送送信システムを提供し、請

40

求項4の発明は、請求項3に記載されたマルチキャリア 伝送送信システムからの信号を受信するマルチキャリア 伝送受信システムにおいて、前記マルチキャリア伝送受 信システムは、時系列の直交するマルチキャリア信号を 伝送帯域から中間周波数にダウンコンバートする周波数 変換手段と、前記周波数変換手段より得られるアナログ 時系列信号をディジタルに変換するA/D変換手段と、 前記A/D変換手段より得られるディジタルの時系列信 号を直交復調する直交復調手段と、前記直交復調手段よ り出力される(Nポイントの)シンボル信号列をフーリ エ変換するFFT手段と、前記FFT手段より得られる Nポイントの周波数系列信号から、前記複数の送信機か らの送信データが含まれている周波数を選択する周波数 選択抽出手段を備え、前記周波数選択抽出手段は、前記 FFT手段より得られるNポイントの周波数系列信号か ら、前記周波数ホッピングに同期して周波数を選択して 前記複数の送信機から送られた送信データ系列それぞれ を抽出するようにしたことを特徴とするマルチキャリア 伝送受信システムを提供するものである。

5

【0010】本発明の伝送システムは以上のように、周波数帯域と送信電力が制限された条件下で、少ない送信電力密度で、かつ周波数干渉にも強くて、高レートな伝送を可能とするものである。すなわち、送信電力が所定の帯域内に集中することなく、送信電力の制限条件を満たしつつ、しかも特定周波数への妨害が生じている場合でも、その影響を小さく出来るマルチキャリア伝送方式を提供するものである。

【0011】(作用)本発明の伝送システムは、送信データ系列を直交周波数分割関係にある複数の周波数のキャリアに割り当てるが、その周波数が常に一定の直交周波数分割間隔を保持した間欠的な割り当て方を行ない、しかも複数のキャリアが所定時間毎に一定の直交周波数分割間隔を保持した間欠的な配置のまま周波数ホッピングするようにする。また、複数の伝送チャネルを有する伝送システムとする場合には、上記各チャンネルの情報を伝送する複数キャリアの周波数が重なることがないように、チャンネル毎にそれぞれ異なるホッピング周波数とする。

【0012】上記のようにすることによって、周波数ホッピングしている複数のキャリアが一定の周波数間隔を取って配置されているので、送信電力が所定の帯域内に集中することなく、また、特定周波数への妨害が生じている場合でも、その影響を小さく出来て、高レートな伝送が可能となるという作用を有する。また、複数チャネルの場合、チャネルによってそれぞれ異なるホッピング周波数とすることで、複数の伝送チャネルを有する伝送システムが構成出来る。

[0013]

【発明の実施の形態】本発明のマルチキャリア伝送シス 周波数に妨害が生じているテムの一実施例について、図と共に以下に説明する。図 50 出来るという効果がある。

1に示される本発明のマルチキャリア伝送システムの一 実施例は、S/P変換器11、周波数分配回路12、逆 FFT回路13、直交変調回路14、D/A変換回路1 5、周波数変換回路16、及びBPF17より構成され ている。

【0014】本発明の実施例で、入力データはS/P変換器11で(p+1)個のパラレルデータに直並列変換され、周波数分配回路12において後続のNポイントの逆FFT回路13に周波数割当てを行なう。このとき、Nポイントの周波数に対して、0+k、M+k、2M+k、・・・、pM+k(ただし、Mは使用周波数の間隔、pはN/M未満の整数、kは0から(M-1)の値)のようにMポイントの周波数分の一定間隔で間欠的に周波数割当てを行なって、逆FFT回路13で逆フーリエ変換して時系列のシンボル信号列を得る。

[0015] CCで、kの値は図2に示すように、 $0\sim (M-1)$ の範囲で、所定シンボル時間毎に変化させ、周波数ホッピングするように周波数割当てを行なう。すなわち、図2 はM=8 の一実施例を図示したものであり、0、M、2 M、 \cdots 、p M に割り当てられた後、所定時間後には、0+5、M+5、2 M+5、 \cdots 、p M+5 の周波数に割り当てられ、さらに、所定シンボル時間後には0+3、M+3、2 M+3 、 \cdots 、p M+3 の周波数に割り当てられる様子を示している。

【0016】上記のごとく、各キャリアが周波数ホッピングしながらも常に一定間隔で間欠的に周波数割当てが行なわれた信号は、その後、NポイントのIFFT(逆FFT)回路13にて逆FFT変換され、得られた時系列のシンボル信号列は直交変調回路14にてディジタル処理により直交変調されて変調信号列を出力する。

【0017】直交変調回路14からの直交信号列はD/A変換回路15によりアナログ信号に変換された後、周波数変換回路16にて周波数変換を行ない、伝送周波数帯域にアップコンバートされた信号はBPF17により帯域制限を行ない、アンテナを介して送信される。

【0018】図3は、上記で説明した動作を周波数一時間軸で分かりやすく示したものである。図のように、直交周波数分割関係にあるNポイントの周波数に対して、(p+1)個の送信キャリア(周波数)が、間欠的になるようにMポイント分常に一定間隔を保持しつつ、所定時間毎に周波数ホッピングしていく様子を示している。【0019】このように本発明のマルチキャリア伝送システムによれば、直交周波数分割関係にある複数のマルチキャリアで、しかも(p+1)本のキャリアが一定の間隔で間欠的に配置されるため、所定の帯域内に送信電力が集中することなく、高レートな伝送が可能であって、さらに送信周波数がホッピングしているので、特定周波数に妨害が生じている場合でも、その影響を小さく出来るという効果がある。

【0020】図4は、本発明のマルチキャリア伝送受信システムの一実施例のブロック構成図を示したものである。本発明のマルチキャリア伝送受信システムの一実施例は、BPF21、周波数変換回路22、A/D変換器23、直交復調回路24、FFT回路25、周波数選択抽出手段26、及びP/S変換器27より構成されている。

7

【0021】図4において、受信された信号は、BPF21によって帯域制限された後、周波数変換回路22において、周波数変換されて送信機と同一の周波数へとダウンコンバートされる。ダウンコンバートされた中間周波数の信号はA/D変換器23にてディジタル信号に変換され、得られた時系列データは直交復調回路24においてディジタル処理にて直交復調される。直交復調により得られたNポイントのシンボル信号列をFFT回路25において、フーリエ変換して、Nポイントの周波数系列の信号が得られる。

【0022】Nボイントの周波数のうち、送信データが割り当てられている周波数は、0+k、M+k、2M+k、 …、pM+k(ただし、Mは使用周波数の間隔、pはN/M未満の整数、kは0から(M-1)の値)であるので、このkの値によって、Mボイントの一定間隔で周波数ホッピングする(p+1)個をNボイントから周波数選択手段26にて選択/抽出して、P/S変換器27でP/S変換されて受信データ出力となる。【0023】なお、図示していないが、送受信機間のシンボル同期、及びホッピング周波数の選択やホッピングタイミングの同期を取る必要があるため、送信機から受信機に対して、シンボル同期やフレーム同期信号の挿入などの同期手段やホッピング周波数の選択などの制御情報を伝達する手段が取られているものとする。あるいは、逆に受信機から送信機に対して同期や制御のための信号を送るなどの手段を取るようにしてもいる。

【0024】つぎに、本発明のマルチキャリア伝送受信システムである、受信機と2以上の所定数の送信機間での複数チャネルの無線伝送を行なう第2の実施例について、図と共に以下に説明する。図5は送信機1、2、3と1つの受信機間の一実施例を示している。各送信機の構成は直並列変換回路、周波数分配手段、逆FFT回路、直交変調回路、D/A変換回路、周波数変換回路、及びBPFよりなり、図1と同様の構成である。

【0025】各送信機の周波数分配手段では、この第2の実施例においても、Mポイントの一定間隔で間欠的に周波数が割り当てられるが、送信機1においては、0+k、M+k、2M+k、 \cdots pM+k の周波数が割り当てられ、送信機2においては、0+1、M+1、2M+1、 \cdots 、pM+1 に、送信機3においては、0+m、M+m、2M+m、 \cdots 、pM+m に周波数割当てが行なわれる。ここで、k、1、mはそれぞれ異なる値で、所定シンボル時間毎に $0\sim(M-1)$ の範囲で、

変化する値が選ばれる。

【0026】図6は、第2の実施例(複数チャネルの無線伝送)における動作を周波数ー時間軸で分かりやすく説明したものである。図6のように、直交周波数分割関係にあるN個の周波数に対して、送信機1、2、3それぞれの(p+1)本の送信キャリアが、間欠的になるようにM個分常に一定間隔を保持しつつ、所定時間毎に周波数ホッピングするように動作する。

【0027】このとき各送信機の周波数が重ならないようにホッピング周波数が選定される。すなわち、各送信機は送信に先立ち、予め各送信機固有のホッピング周波数パターンが指定され、そのパターンに則った周波数ホッピング動作を行なう。したがって、M個までの送信機がホッピング周波数が重なることなく、送信可能である。

【0028】図7は、本発明のマルチキャリア伝送受信システムの一実施例のブロック構成を示したものである。本発明のマルチキャリア伝送受信システムの一実施例は、BPF31、周波数変換回路32、A/D変換器33、直交復調回路34、FFT回路35、周波数選択手段36、及びP/S変換器37-1、37-2、37-3より構成されている。図において、受信された信号は、BPF31によって帯域制限された後、周波数変換回路32において、周波数変換されて送信機と同一の周波数へとダウンコンバートされる。

【0023】 なお、図示していないが、送受信機間のシンボル同期、及びホッピング周波数の選択やホッピングタル信号に変換され、得られた時系列データは直交復調タイミングの同期を取る必要があるため、送信機から受信機に対して、シンボル同期やフレーム同期信号の挿入などの同期手段やホッピング周波数の選択などの制御情 30 FFT回路35において、フーリエ変換し、Nポイント報を伝達する手段が取られているものとする。あるい の周波数系列の信号が得られる。

【0030】Nポイントの周波数のうち、送信機1からの送信データを含む周波数は、0+k、M+k、2M+k、 \cdots 、pM+k であり、送信機2からの送信データを含む周波数は、0+1、M+1、2M+1、 \cdots 、pM+1 であり、送信機3からの送信データを含む周波数は、0+m、M+m、2M+m、 \cdots 、pM+m である。各送信機により異なるk、1、mの値によって、Nポイントの中から、Mポイントの一定間隔で周波数ホッピングする(p+1)個を周波数選択/抽出回路36で選択/抽出して、送信機データ別にP/S変換器37-1、37-2、37-3でそれぞれP/S変換して受信データ各出力が得られる。

【0031】なお、図示していないが、受信機と複数の送信機間のシンボル同期、及びホッピング周波数の選択やホッピングタイミングの同期を取る必要があるため、受信機から同期や制御のための信号を送るなどの手段が取られているものとする。

【0032】なお、上記複数チャンネルの無線伝送の特50 別な例として、k、1、mの値を変化させずに固定の値と

すると、周波数ホッピングしないで、Mボイントの周波 数分の一定間隔を保持して間欠的なキャリア配置での、 複数チャネル(最大M)の伝送も可能である。

【0033】また、その他の特別な例として、図5に示 したような伝送システムが複数、近隣のエリアで同一周 波数帯を使ってサービスされた場合に、互いの周波数が 干渉し影響がある場合でも隣接エリアのシステムで周波 数ホッピングパターンが異なるようにすれば、ホッピン グ周波数が重なっていないときのデータを用いた符号誤 り訂正が働いて、完全な伝送不能に陥ることなく、ある 10 程度の伝送も可能になるという効果も期待出来る。 [0034]

【発明の効果】本発明によれば、複数のキャリアを用い た高レートな情報伝送が可能となり、その複数のキャリ アが一定の周波数間隔を有しているので、送信電力が所 定の帯域内に集中することがなく、さらに前記複数のキ ャリアが一定の周波数間隔を保持して周波数ホッピング しているので特定周波数への妨害が生じている場合で も、その影響を小さく出来るという効果を有している。 【0035】また、複数チャネルの場合、チャンネルに 20 よってそれぞれ異なるホッピング周波数とすることで、 上記同様の効果を有する複数チャンネル伝送システムが 構成出来る。本発明においては、周波数が直交周波数分 割関係にある周波数に選ばれるため、周波数スペースを 取らずにホッピング周波数を設定出来るため、周波数利 用効率の面から有利であるという効果もある。

【図面の簡単な説明】

【図1】本発明によるマルチキャリア伝送システムの送 信機の第1の実施例のブロック構成を示す図である。

【図2】本発明における情報信号割当ての原理を示す図 * 30 p N/M未満の整数

*である。

【図3】第1の実施例における情報信号割当てを示す図 である。

【図4】本発明によるマルチキャリア伝送システムの受 信機の第1の実施例のブロック構成を示す図である。

【図5】本発明の複数のチャネル構成による送受信シス テムの第2の実施例のブロック構成を示す図である。

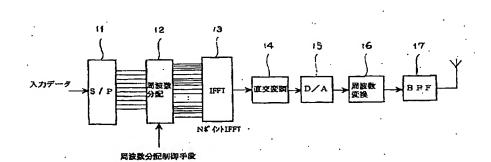
【図6】第2の実施例における情報信号割当てを示す図 である。

【図7】本発明のマルチキャリア伝送システムの受信機 の第2の実施例のブロック構成を示す図である。

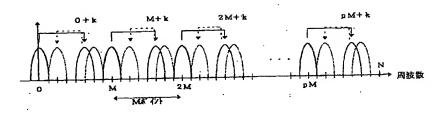
【図8】従来の複数のチャネル構成によるマルチキャリ ア伝送システムの一例のプロック構成を示す図である。 【符号の説明】

- 11 S/P変換器
- 12 周波数分配回路
- 13 逆FFT回路
- 14 直交変調回路
- 15 D/A変換回路
- 16, 22, 32 周波数変換回路
 - 17, 21, 31 BPF
 - 23.33 A/D変換器
 - 24,34 直交復調回路
 - 25,35 F F T回路...
 - 26,36 周波数選択抽出手段
 - 27, 37-1, 37-2, 37-3 P/S麥換器
 - M 使用周波数の間隔 (ポイント)
 - N 使用周波数の数 (ポイント)
 - Oから(M-1)の値

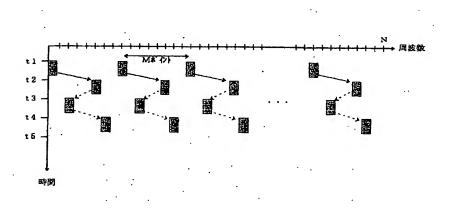
【図1】



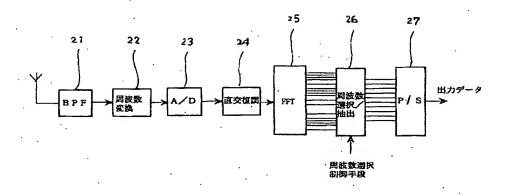
[図2]



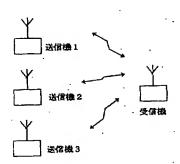
[図3]



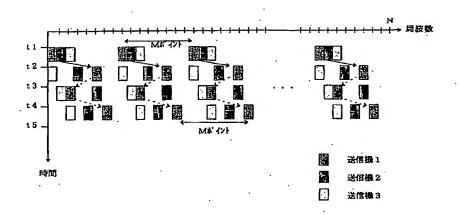
[図4]



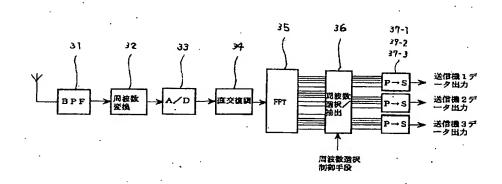
【図5】



[図6]



【図7】



【図8】

